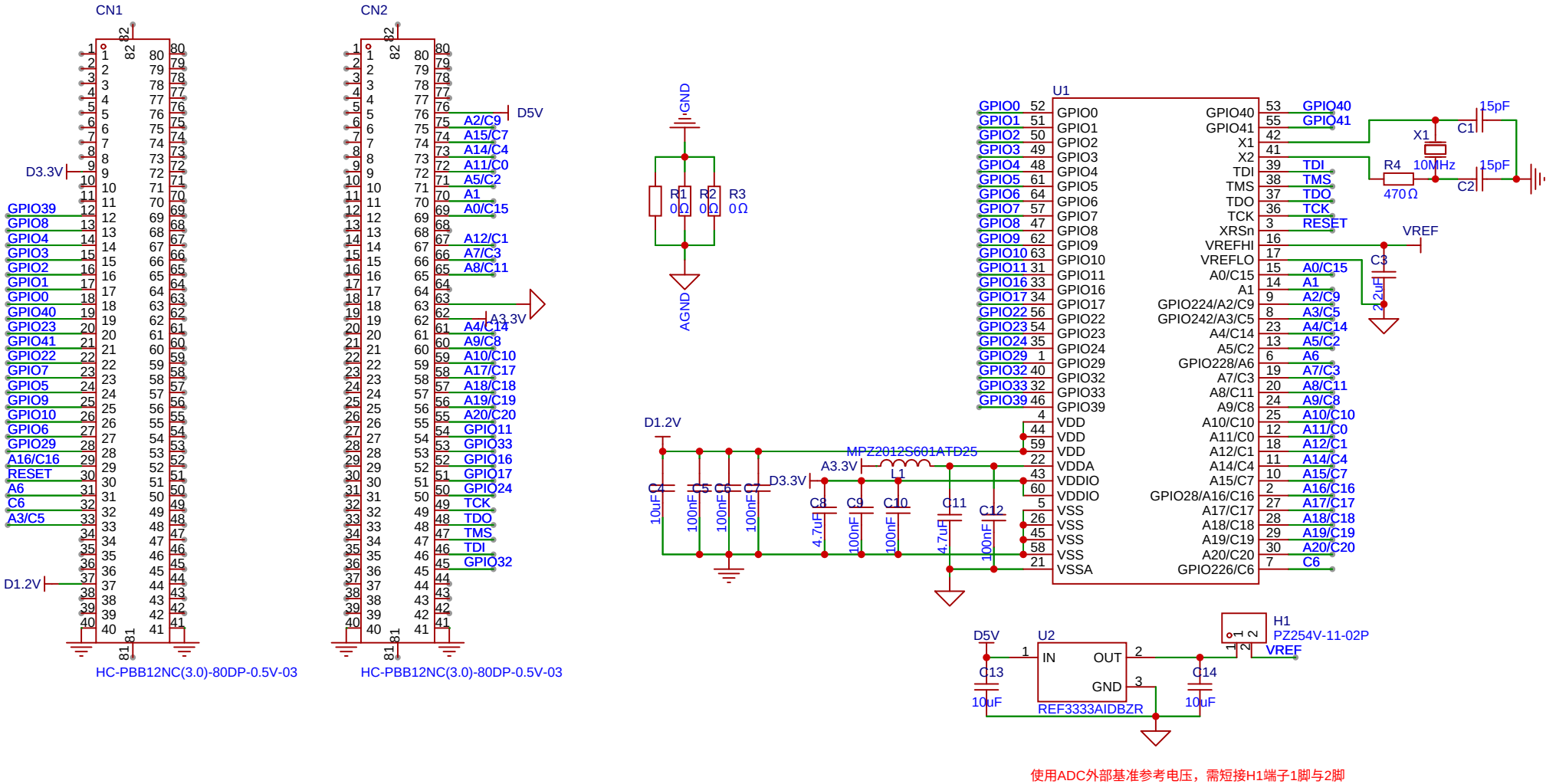

使用ADC外部基准参考电压，需短接H1端子1脚与2脚

原理图	QXS320F280137PM-64PIN	创建日期	2025-04-15
		更新日期	2025-05-16
板子	QXS320F280137PM-64PIN	图页	137-64PIN核心板
绘制		QXS320F280137开发评估板0507	
审阅			
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA